

No.	Test item	Test conditions	Conditions of acceptability	Result
1	High temp./overload test 高温過負荷試験	(1) Rated input (AC200V) 入力電圧 AC200V (2) Overload 過負荷状態 (3) Ambient temp. 50°C 周囲温度 50°C (4) Test period 48 hours 試験時間 48時間	(1) Power supply is not failed. 故障なきこと	OK
2	Capacitance reduction test 電解コンデンサ容量抜け 状態試験	(1) Rated input (200V) 入力電圧 AC200V (2) Rated output 定格負荷 (3) Ambient temp. 25±10°C 周囲温度 25±10°C	(1) No smoke, no fire. 発煙・発火がないこと (2) No rise of the output voltage. 出力電圧の上昇がないこと	OK
3	Low voltage input test 低入力電圧試験	(1) Input Min. regulation voltage (AC135V) 最低保持電圧 AC135V (2) Rated output 定格負荷 (3) Ambient temp. 25±10°C 周囲温度 25±10°C (4) Test period 48 hours 試験時間 48時間	(1) Power supply is not failed. 故障なきこと	OK
4	Input ON/OFF test 入力ON/OFF繰り返し試験	(1) Rated input (AC200V) T= 2sec Duty= 50% 入力電圧 AC200V 周期= 2秒 Duty= 50% (2) Rated output 定格負荷 (3) Ambient temp. 25±10°C 周囲温度 25±10°C (4) On/Off period 1,000 ON/OFF繰り返し回数 1,000回	(1) Power supply is not failed. 故障なきこと (2) The surge current of each components should not exceed the rated value. 各素子のサージ電圧が定格を超えないこと	OK
5	Output ON/OFF test 出力ON/OFF繰り返し試験	(1) Input Max.voltage (AC200V) 入力電圧 AC200V (2) Output 0%↔100% T= 2sec Duty= 50% 出力 0%↔100% 周期= 2秒 Duty= 50% (3) Ambient temp. 25±10°C 周囲温度 25±10°C (4) On/Off period 1,000 ON/OFF繰り返し回数 1,000回	(1) Power supply is not failed. 故障なきこと	OK
6	Output-short start test 短絡投入試験	(1) Rated input (AC200V) 入力電圧 AC200V (2) Output Short start 出力短絡状態 (3) Ambient temp. 25±10°C 周囲温度 25±10°C	(1) Power supply is not failed. 故障なきこと	OK
7	Output short test 出力短絡試験	(1) Rated input (AC200V) 入力電圧 AC200V (2) Output Short 出力短絡状態 (3) Ambient temp. 25±10°C 周囲温度 25±10°C (4) Test period 48 hours 試験時間 48時間	(1) Power supply is not failed. 故障なきこと	OK

8	Withstand voltage test (High-pot test) 耐電圧試験	(1) Input Not applied. 入力なし (2) Ambient temp. $25 \pm 10^{\circ}\text{C}$ 周囲温度 $25 \pm 10^{\circ}\text{C}$ (3) The applied voltage is 1.4 times of specifications. 仕様値の1.4倍の電圧を印加する	(1) Insulation breakdown, flashover or electric arc is not occurred. 絶縁破壊、フラッシュオーバー等の異常が発生しないこと	OK
9	Isolation resistance test 絶縁抵抗試験	(1) Input Not applied. 入力なし (2) Ambient temp. $25 \pm 10^{\circ}\text{C}$ 周囲温度 $25 \pm 10^{\circ}\text{C}$	(1) When a regulation voltage is applied, isolation resistance is 1.4 times of specifications. 絶縁抵抗値が仕様値の1.4倍以上であること	OK
10	Vibration/impact test 振動・衝撃試験	Vibration (1) $f=10 \sim 150\text{Hz} : 29.4\text{m/s}^2$ 振動 周波数 $=10 \sim 150\text{Hz} : 29.4\text{m/s}^2$ (2) 3 minutes period 周期 3分 (3) 60 minutes along X, Y and Z axis X,Y,Z方向 各60分 Impact (1) 294.2m/s^2 11ms 衝撃 (2) Once each X, Y and Z axis X,Y,Z方向 各1回	(1) No degradation of electric characteristics after test. 試験後、諸機能が正常であること (2) No crack at solder joint. はんだ部にクラックがないこと (3) No marked damage of appearance. 外観上著しい破損がないこと	OK
11	Line Noise Tolerance test 入力雑音耐量	(1) Input AC200V 入力電圧 AC200V (2) Rated Output 定格負荷 (3) Ambient temp. $25 \pm 10^{\circ}\text{C}$ 周囲温度 $25 \pm 10^{\circ}\text{C}$ (4) Test Voltage $\pm 3\text{ kV}$ 印加電圧 $\pm 3\text{ kV}$ (5) Pulse width 50~1000nS パルス幅 50~1000nS (6) Mode Normal and Common 印加箇所 ノーマル及びコモン	(1) No protection circuit failure. 保護回路の誤動作がないこと (2) No output voltage drop with control circuit failure. 出力電圧の低下がないこと (3) No any other function failure. 故障がないこと	OK

Approved: Yoshiaki Shimizu
Yoshiaki Shimizu

Prepared: Yosuke Murata
Yosuke Murata